

# 115 年「虛擬實境 VR 擬真互動系統融入晶圓製程實務職能研習」課程表

主辦單位：教育部產學連結執行辦公室-國立臺北科技大學、正修科技大學電子工程系

課程日期：115 年 7 月 27 ~29 日共三天/09:00-18:00(報到時間 08:45-09:00；中午休息時間 12:00-13:00)

課程地點：正修科技大學電子系館二樓 060207 會議室(高雄市鳥松區澄清路 840 號)

參加資格：全國高中職之在學學生/預計招收實體 38 人

課程內容：

日期	時間	課程單元主題/內容	授課教師
7/27 (一)	08:45-09:00	報到	
	09:00-10:30	<b>半導體是什麼？從生活科技看晶片世界</b> 以手機、電腦、AI、電動車與智慧家電為例，說明半導體在日常生活中的角色	正修科大電子系 周德威 教授
	10:30-12:00	<b>晶片如何製造？半導體基礎製程導論</b> 介紹晶圓、薄膜沉積、微影、蝕刻、摻雜等基礎概念	正修科大電子系 張瑞洋 助理教授
	12:00-13:10	午餐	
	13:10-14:00	<b>虛擬實境(VR)擬真互動系統介紹</b>	正修科大電子系 吳博雄 助理教授
	14:10-15:00	<b>VR系統操作與沉浸式體驗(一)</b> -鍍膜製程體驗	
	15:10-17:00	<b>正修電子系特色實作場域簡介</b> 智慧科技生活館、晶片製程與測試、AI 人工智慧、物聯網情境、虛實整合數位科技、感測與網路等實驗室	正修科大電子系 王納富 主任
17:00-18:00	<b>綜合討論</b>		
7/28 (二)	08:45-09:10	報到	
	09:10-10:00	<b>我的晶片圖形設計：光罩與微影概念</b> 說明光罩在半導體製程中的功能，帶領學生設計簡單圖形，理解圖案轉移與微影製程的基本概念	正修科大電子系 章聞奇 助理教授
	10:10-12:00	<b>打造我的晶片：半導體微影製程實作</b> 正負光阻實作、曝光與顯影製程	
	12:00-13:10	午餐	
	13:10-14:00	<b>VR系統操作與沉浸式體驗(二)</b> -黃光、蝕刻製程體驗	正修科大電子系 吳博雄 助理教授
	14:10-15:00	<b>AI 智慧製造實作：晶圓製程資料分析與良率異常診斷</b>	正修科大電子系 王則堯 助理教授
	15:10-17:00	<b>工程師任務生存戰：在半導體廠的一天</b> 模擬晶圓廠各類工程師真實工作情境，透過任務挑戰與危機處理，體驗半導體產業的核心運作！	成功大學 鍾崇仁 博士
17:00-18:00	<b>綜合討論</b>	正修科大電子系 王納富 主任	

日期	時間	課程單元主題/內容	授課教師
7/29 (三)	08:45-09:00	報到	
	09:00-10:00	正修科技大學(高雄)→成功大學(台南)	
	10:00-11:30	<b>科普講座1—</b> 半導體科技導論與全球產業勢力解析	成大核心設施中心 王亭鈞 博士
	11:30-13:00	午餐及半導體卡牌遊戲體驗	
	13:00-14:30	<b>科普講座2—</b> 半導體科技遇上生醫感測的跨領域火花	成大核心設施中心 蔡田峻 執行長
	14:30-17:00	1. 成大核心設施中心實作場域簡介 2. AI時代的半導體晶片戰場剖析：青年科技人才的職涯選擇與能力養成指南	成大核心設施中心 蔡田峻 執行長 王亭鈞 博士
	17:00-18:00	<b>綜合討論</b>	

備註：報名成功後將另行通知

課程聯絡人：教育部產學連結執行辦公室-國立臺北科技大學黃專員，連絡電話：(02)2771-2171 分機 6023，

電子郵件：receivable0308@mail.ntut.edu.tw、鄭經理，連絡電話：(02)2771-2171 分機 6012，

電子郵件：clcheng@mail.ntut.edu.tw。